



İZMİR DEMOKRASİ ÜNİVERSİTESİ

BMM206 SAYISAL ELEKTRONİK

DENEY 1

DENEY 1:

Malzemeler: NOT, AND, OR, NAND, NOR, XOR Kapıları

1.1 Yukarıda belirtilen lojik kapıları için IC[†] belirteçlerini ve ilgili teknik bilgi formununun (datasheet) bulun ve PIN[‡] bağlantılarını çizin.!

1.2 Aşağıdaki her lojik kapı için doğruluk tablosunu hazırlayın ve laboratuvarında gerçekleyin.

- NOT
- AND
- OR
- NAND
- NOR
- XOR

1.3 Tek NAND kapısı kullanarak invertör(değil) kapısını gerçekleyin. Devre şemasını çizin!

1.4. Aşağıdaki F fonksiyonu için doğruluk tablosu ve devre şemasını çizin ve F fonksiyonunu gerçekleyin.

$$F = (\overline{xy} + xz + y\overline{z})$$

[†]IC: Integrated Circuit

[‡]PIN: Personal Identification Number